**Cambios en la versión X a la versión X del pcb de BATT\_CPU.**

|  |  |
| --- | --- |
| **CAMBIO** | **IMAGEN** |
| Cambio de Pin del Sensado de la tensión de entrada (Vin). El pin preasignado no se corresponde con un pin analogico según la definición de la variante de la tarjeta Feather M0 (usada como tarjeta base en la programación del todo el SW).  Se reubica al pin correspondiente con el canal A5 del ADC. |  |
| Enable del LDO de Vcc\_2 esta aislado y no conectado con el micro.  Se propone la unión con el Pin D0(16). |  |
| Valores del divisor resistivo del sensado de Vin.  Rango de valores de Vin: 0🡪5v  Rango del ADC: 0🡪Vcc(3v)  R17 = 150k  R14 = 100k |  |
| Recolocación del Puerto serie. Cambio en la decisión de realizar BitBang, a utilizar un puerto serie nativo (Serial5).  Pines previos:   * Tx0(11) * RxI(15)   Pines nuevos:   * Tx (37) * Rx (38) |  |